

LEC-ENMI-WDT

Lecteur de proximité MIFARE standar et sécurisé / bus Wiegand Data&Clock

① CARACTÉRISTIQUES TECHNIQUES

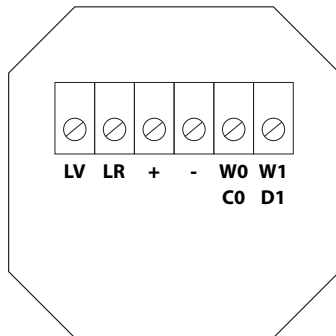
- Tension d'alimentation: 12/24v CC
- Consommation: 40 mA
- Portée maximale de lecture des tags: 5 cm
- Type de tag: Mifare Classic, Ultraligh, Plus, Mifare Desfire (EV1, EV2), TYPB, NFC (ISO 15693), Sony Felica
- Température de fonctionnement: -30°C a +50°C
- Étanchéité: IP65
- Boîtier encastrable métal + verre haute résistance: 90x90x11mm
- A installer avec boîte d'encastrement standard **non fournie** (une boîte individuelle pour les mécanismes électriques, jamais une boîte multiple)
- Témoin lumineux bleu: opérations en cours
- Témoin lumineux disponible (rouge)
- Témoin lumineux disponible (vert)
- Témoin lumineux (jaune) et sonore des opérations en cours
- Différents formats de sortie sélectionnables

② RACCORDEMENT

Le lecteur est conçu pour fonctionner jusqu'à 50 mètres de câble. Dans le cas d'un allongement de celui-ci, nous ne pourrions garantir le fonctionnement optimal du produit.



IMPORTANT !!
Ne pas installer 2 lecteurs de proximité à une distance inférieure à 0,5 m l'un de l'autre.



| Bornes | Connexion |
|---------|------------------------------------|
| + / - | Alimentation 12/24v CC |
| CO / D1 | Wiegand (W44 sortie d'usine) |
| LV | - LED VERTE (s'allume avec - alim) |
| LR | - LED ROUGE (s'allume avec - alim) |

| TIME | DESCRIPTION | MIN. | TYP. | MAX. | UNIT |
|--------|-------------------------|------|------------|------------|--------|
| Tset | Data stup time | 5 | 1/6 Tclock | | µS |
| Trm | Data hold time | 0 | 8 | 2/3 Tclock | µS |
| Twhite | Clock pulse width | - | 1/3 Tclock | - | µS |
| Tclock | Clock pulse rate | 80 | 1000 | 1500 | µS |
| Ttotal | Time out read operation | - | 76 | - | Tclock |

| DÉMARRAGE | SS | P | N°1 | P | N°2 | P | ... | P | ES | P | LRC | P | FINAL |
|-----------|------|---|------|---|------|---|-----|---|------|---|------|---|----------|
| 00000000 | 1101 | 0 | 0000 | 1 | 1000 | 0 | ... | 0 | 1111 | 1 | XXXX | Y | 00000000 |
| 0 | B | | 0 | | 1 | | ... | | F | | | | 0 |

③ PROGRAMMATION

• PROGRAMMER LE FORMAT DE LECTURE:

- 1- Connecter les 2 entrées W0 et W1 ensembles
- 2- Connecter l'alimentation
- 3- Attendre le nombre de bips souhaités
- 4- Déconnecter les entrées W0 et W1

| N° Bips | FORMAT DE LECTURE |
|---------|---------------------------------------------------------|
| 1 | Lecture des identificateurs MIFARE standard et sécurisé |
| 2 | Lecture des identificateurs MIFARE sécurisé seulement |

• PROGRAMMER LE FORMAT DE SORTIE:

- 1- Connecter l'entrée DATA/CLOCK au -alim
- 2- Connecter l'alimentation
- 3- Attendre le nombre de bips souhaités
- 4- Déconnecter l'entrée DATA/CLOCK du -alim
- 5- Un dernier bip indique que la configuration du format est terminée

| N° Bips | FORMAT DE SORTIE |
|---------|--------------------------------------------|
| 1 | W44 |
| 2 | W44 INVERSÉ |
| 3 | W26 |
| 4 | W26 INVERSÉ |
| 5 | W34 |
| 6 | W34 INVERSÉ |
| 7 | DATA/CLOCK 10 |
| 8 | DATA/CLOCK 10 INVERSÉ |
| 9 | DATA/CLOCK 10 DE W26 |
| 10 | DATA/CLOCK 10 DE W26 INVERSÉ |
| 13 | MIFARE DESFIRE 4 bytes plus significatifs |
| 14 | MIFARE DESFIRE 4 bytes moins significatifs |

NOTE: Si le tag contient le code PIN, celui-ci se transmet, mais n'est jamais inversé

• FORMAT DATA/CLOCK

PROTOCOLE: R11-2B - Fréquence de transmission: 1000bits/s

FORMAT

- 1- 8 bits à zéro
 - 2- Code démarrage SS (B) + bit de parité impaire.
 - 3- 10 ou 13 nibbles en BCD inversé, correspondants au code identifiant + bit de parité impaire.
 - 4- Code de fin d'émission ES (F) + bit de parité impaire.
 - 5- Code de redondance linéaire des nibbles précédents, exceptés les zéros initiaux + bit de parité impaire.
 - 6- 8 bits à zéro
- LCR = SS N1 ⊕ N2 ⊕ N3 ⊕ N4 ⊕ N5 ⊕ N6 ⊕ N7 ⊕ N8 ⊕ N9 ⊕ N10 ⊕ N11 ⊕ N12 ⊕ N13 ⊕ ES (⊕ = Fonction O exclusive)

• FORMAT WIEGAND 26 BITS

PROTOCOLE: 3B - Fréquence de transmission: 1000bits/s

FORMAT

- 1- Bit N°1 parité paire sur les bits 2 à 13
- 2- Bit N°2 aa N°25 correspondant au code identifiant en 6 chiffres hexadécimaux (3 bytes)
- 3- Bit N°26 parité impaire sur les bits 14 à 26

• FORMAT WIEGAND 34 BITS

FORMAT

- 1- Bit n°1 parité paire sur les bits 2 à 17
- 2- Bit n°2 aa 33 correspondant au code identifiant en 8 chiffres hexadécimaux (4 bytes)
- 3- Bit n°34 parité impaire sur les bits 18 à 33

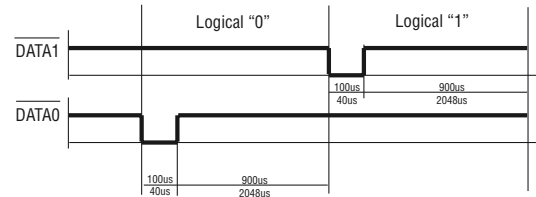
Exemples pour une carte MIFARE Standard avec le code FC9EF779

Format WIEGAND 26: 9EF779

Format WIEGAND 34: FC9EF779

Format WIEGAND 44: 10FC9EF779

Format WIEGAND 34 inversé: 79F79EFC



• FORMAT WIEGAND 44 BITS

PROTOCOLE: 3C - Standard

FORMAT

- 1- Bit N°1 à n°40 correspondant au code identifiant en 10 chiffres hexadécimaux (5 bytes)
- 2- Bit N°41 à N°44 fonction XOR des chiffres précédents

EXEMPLE PROTOCOLE: 3C - Standard

FORMAT

La trame est composée de 44 bits ou 40 suivant le tag.

Data: 10 chiffres hexadécimaux MSByte en premier.

Chaque chiffre hexadécimal à 4 bits, MSBit en premier

NOTE: Pour les tags standards, les deux premiers chiffres sont: 10 et pour les tags propriétaires: 11

| bit 1...bit 40 | bit 41...bit 44 |
|-----------------------|-----------------|
| Data MSBit en premier | LRC |

| | | | | | | | | | | |
|------|------|------|------|------|------|------|------|------|------|------|
| 0000 | 0000 | 0000 | 0000 | 0000 | 0000 | 0000 | 1001 | 1101 | 0010 | 0110 |
| 0 | 0 | 0 | 0 | 0 | 0 | 0 | 9 | D | 2 | 6 |

④ MONTAGE



Sur fond de boîtier électrique standard - Entre axes: 60

Par la présente ACIE AUTOMATISMES SARL déclare que le produit est conforme aux exigences essentielles et aux autres dispositions pertinentes de la directive 2014/53/UE (DER).



Interface CP-Ela+

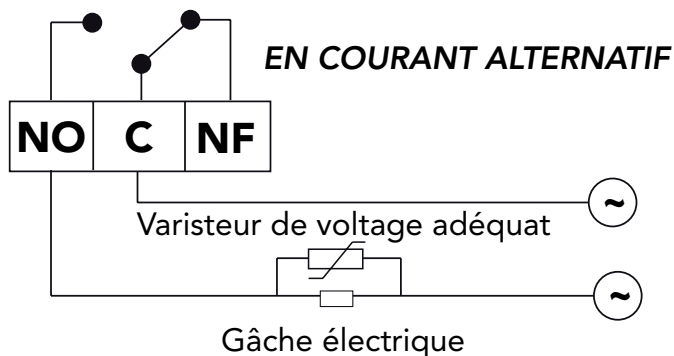
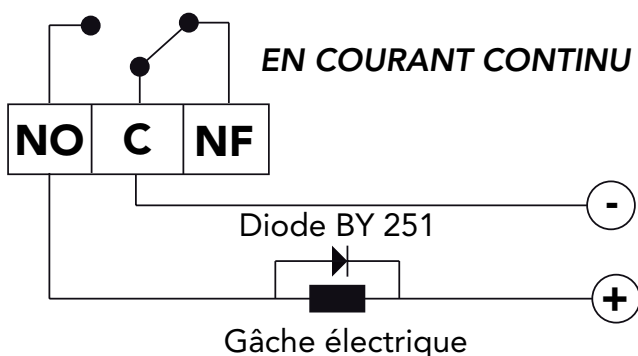
CP-ELA+ 18013001 FR

Interface permettant de connecter des lecteurs Wiegand ou Clock & Data sur les installations des contrôles d'accès ELA+

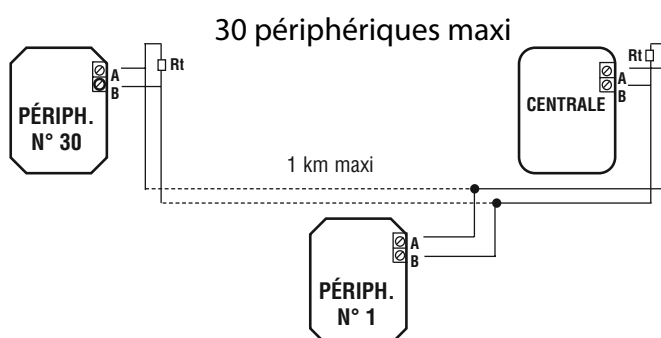
1 CARACTÉRISTIQUES TECHNIQUES

- Tension d'alimentation : 12 V CA/CC
- Consommation : Min. 20 mA - Max. 100 mA
- 2 sorties à relais de 5A NO/NF
- Configuration de sortie programmable en marche/arrêt ou en impulsif de 000 à 240 secondes
- 2 témoins lumineux disponibles
- Entrée bouton poussoir pour sortie 1
- Détection effraction de porte et temps maximum d'ouverture
- Entrée inhibition
- Blocage de sécurité après 8 faux codes pendant 30 secondes
- Connection sur bus ELA+
- BUS RS 485 :
- Longueur maxi de câble : 1 km
- Nombre maxi de périphériques sur le même bus : 31

2 RACCORDEMENT D'UNE GÂCHE ÉLECTRIQUE



3 RACCORDEMENT AU BUS RS 485 ELA



4 PROGRAMMATION DU PÉRIPHÉRIQUE

- 1) Placez le cavalier de programmation sur la position basse P.
- 2) Placez le cavalier de programmation sur la position N, le témoin lumineux jaune s'allume.
- 3) Programmez depuis la centrale les paramètres de fonctionnement du périphérique.

NOTA : Vous disposez de 4 minutes maximum pour le faire. A la fin le témoin lumineux jaune s'éteint.

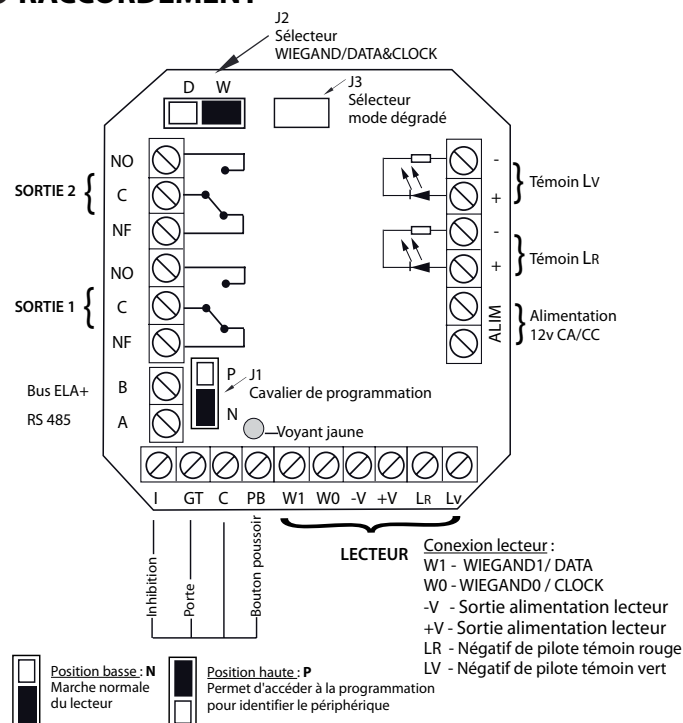
NOTA : Un périphérique ne peut fonctionner que s'il a été programmé, dans le cas contraire, il peut perturber l'installation.
 2 flashes jaunes => identification acceptée
 Plus de 2 flashes jaunes immédiats => identification refusée
 Plus de 2 flashes jaunes retardés => erreur de communication

5 INSTALLATION

Veillez à ce que le périphérique le plus éloigné ne reçoive jamais une tension inférieure à 12v. Pour cela, prenez quelques précautions :

- Soit :**
- vous choisissez un câble de section adéquat,
- Soit :**
- vous alimentez le périphérique sur place.

6 RACCORDEMENT



Sortie d'usine : position N

| Interface ancien | LECTEUR | Interface nouveau |
|---------------------|---------|-------------------|
| Jaune DATA:DATA1 | Jaune | W1 |
| Marron + 12V alim | Marron | V+ |
| Blanc CLOCK: DATA0 | Blanc | W0 |
| Gris - 12V alim | Gris | V- |
| Rose - voyant rouge | Rose | LR |
| Vert - voyant vert | Vert | LV |

7 CONFIGURATION INTERFACE CP

Avant la connexion d'un lecteur, il est nécessaire de configurer l'interface CP comme c'est indiqué dans les points suivants.

- Placer le sélecteur Wiegand/data-clock de l'interface CP en position WIEGAND (W), position au départ usine, ou DATA-CLOCK (D)

8 MODE DÉGRADÉ (associé au cavalier J3 tout en haut du circuit)

- En fonctionnement normal, le cavalier J3 doit-être ouvert
- Pour programmer le mode dégradé; fermer le cavalier J3 (le voyant jaune s'allume) et passer un identifiant utilisateur, puis remettre le cavalier J3 en position ouvert.
- Pour éliminer le mode dégradé, fermer le cavalier J3 (le voyant jaune s'allume) et passer le cavalier de programmation en position P (le voyant jaune s'éteint), puis replacer le cavalier de programmation en position N (le voyant jaune s'allume) et pour finir le cavalier J3 en position ouvert (le voyant jaune s'éteint).

Le périphérique entre dans ce mode quand la communication avec la centrale ELA est interrompue pendant plus de 10s. Si la communication se rétablit, le périphérique quitte le mode dégradé.

En mode dégradé, tous les badges présentés disposant des deux premiers chiffres identiques au badge enrôlé, seront acceptés.

9 DÉTECTION

Il est possible, au moyen des relations d'entrée, de détecter un certain nombre d'événements :

- **Effraction de la porte**, contact NF câblé sur l'entrée porte, entre GT et C. La relation d'entrée s'exécute sur IN1
Ce mouvement apparait dans l'impression en continu de la centrale et peut servir pour la création d'une relation entrée/sortie.
Le paramètre P du lecteur doit avoir été activé sur la centrale. Un contact d'ouverture normalement fermé au repos doit être câblé entre GT et C.

- **Temps maximum d'ouverture de porte**, Une ouverture de porte trop longue génère une relation d'entrée IN2.
Ce mouvement apparait dans l'impression en continu de la centrale et peut servir pour la création d'une relation entrée/sortie.
Le paramètre P du lecteur doit avoir été activé sur la centrale. Un contact d'ouverture normalement fermé au repos doit être câblé entre GT et C.

Exemple : Pour programmer un temps de 40 secondes, il faut introduire une temporisation de 004 sur le relais 3 (qui n'existe pas)
Le temps est indiqué en dizaine de secondes de 000 à 240.

- **Inhibition**, L'entrée I (Inhibition) permet de désactiver le fonctionnement du lecteur lorsqu'elle est fermée. Lorsque l'entrée I s'ouvre, le lecteur se remet à fonctionner. Cela sert, par exemple, pour connecter une boucle magnétique enterrée, de façon à ce que le lecteur fonctionne seulement lorsqu'il y a un véhicule présent.

- **Blocage de sécurité** après 8 faux codes. La relation d'entrée s'exécute sur IN5. Cependant, les 30 secondes de blocage auront lieu.

Il est possible d'activer le relais 1 au moyen d'un bouton-poussoir NO câblé sur l'entrée B,poussoir, entre PB et C.

10 INSTALLATION

En saillie



110x110x48